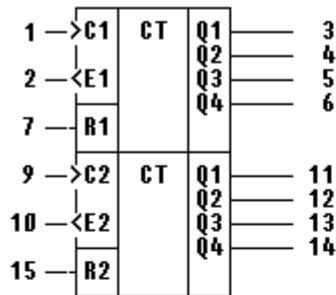


Два четырехразрядных счетчика

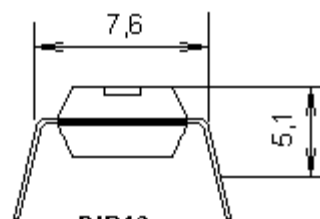


№ выв.	Назначение	№ выв.	Назначение
1	Вход счетный	9	Вход счетный
2	Вход "Разрешение"	10	Вход "Разрешение"
3	Выход	11	Выход
4	Выход	12	Выход
5	Выход	13	Выход
6	Выход	14	Выход
7	Вход установки "0"	15	Вход установки "0"
8	Общий	16	Исс

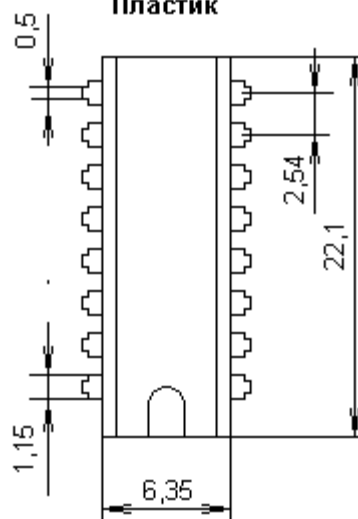
Таблица истинности

Логические уровни входных сигналов			Действие
C	E	R	
1	1	0	Счет
0	1	0	Счет
X	X	0	Нет счета
X	0	0	Нет счета
1	0	0	Нет счета
X	X	1	На всех выходах 0

При уровне высокого напряжения на входе разрешения E по положительному фронту сигнала на входе C начинается счет импульсов. При другом варианте в качестве управляющего используется вход C, а счетные импульсы подаются на вход E. В этом режиме работы пересчет импульсов разрешен при уровне L на входе C и запрещен при уровне H, а изменение состояния счетчика происходит по отрицательному фронту пересчитываемых импульсов.



DIP16
Пластик



Тип микросхемы	K561IE10
Фирма производитель	СНГ
Функциональное назначение	Два 4-разрядных двоичных синхронных счетчика
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	CLK-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<5
ТрНL тип, нс при Vdd=5В	65
ТрЛH тип, нс при Vdd=5В	65
ТрНL max, нс при Vdd=5В	220
ТрЛH max, нс при Vdd=5В	220
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<10
ТрНL тип, нс при Vdd=10В	35
ТрЛH тип, нс при Vdd=10В	35
ТрНL max, нс при Vdd=10В	95
ТрЛH max, нс при Vdd=10В	95
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<20
ТрНL тип, нс при Vdd=15В	25
ТрЛH тип, нс при Vdd=15В	25
ТрНL max, нс при Vdd=15В	60
ТрЛH max, нс при Vdd=15В	60
Корпус	16DIP